

W R C INFORMÁTICA

**Prefeitura Municipal de São Vicente do Sul
PREGAO N 32/2023
PROPOSTA COMERCIAL**

DADOS DA EMPRESA:

W R DO CARMO INFORMÁTICA – EPP
Rua Vaticano, 159 – Utinga – Santo André – SP
CNPJ 28.184.495 0001-75
Email :wrinformatica65@gmail.com
Pessoa para Contato : Wilson
Banco Bradesco
Agência 0538
Conta corrente : 218220-3
Validade da Proposta: 60 dias

Item	Descrição	Marca/ Fabricante	Unid	Qtde Total	Vr. Unit. (R\$)	Vr.Total (R\$)
19	MEMÓRIA DDR4 com as seguintes características mínimas: Capacidade total: 8 GB, Formato: UDIMM, Tecnologia: DDR4 SDRAM, Velocidade: 2666 MHz, Aplicação: Computadores de mesa, Garantia: 12 meses	Easy Memory	Unid	70	73,06	5.114,20
TOTAL				70		5.114,20

Nos valores acima estão integrados todos os custos intermediários e finais para aquisição do bem ou prestação do serviço não sendo permitido inserção de qualquer outro valor monetário na composição dos preços apresentados. Declaro que:

- Os valores acima foram propostos de forma independente, sem vínculo ou interferência Institucional ou de outros fornecedores.
- **NÃO** possui no meu quadro societário servidor público pertencente ao órgão licitante como também **NÃO** possui no mesmo quadro nenhum tipo de parentesco, até 2º grau, com servidor público do órgão licitante.

Santo André, SP, 01 de agosto de 2023

WILSON ROBERTO
DO

CARMO:06307276860

Assinado de forma digital por
WILSON ROBERTO DO
CARMO:06307276860

Dados: 2023.08.01 10:25:55 -03'00'

**W R DO CARMO INFORMÁTICA - EPP
WILSON ROBERTO DO CARMO
CPF: 063.072.768-60**

Especificações do Módulo de Memória



DDR4 8G 2666 1.2V UDIMM
 8GB 1Rx16 1G x 64-Bit PC4-2666
 CL19 288-Pin DIMM

DESCRIPTION

This document describes DDR4 8G 2666 1.2V UDIMM is a 1G x 64-bit (4GB) DDR4-2666 CL19 SDRAM (Synchronous DRAM), 1Rx16, memory module, based on four 1G x 16-bit FBGA components. The SPD is programmed to JEDEC standard latency DDR4-2666 timing of 19-19-19 at 1.2V. Each 288-pin DIMM uses gold contact fingers. The electrical and mechanical specifications are as follows:

FEATURES

- Power Supply: VDD = 1.2V Typical
- VDDQ = 1.2V Typical
- VPP = 2.5V Typical
- VDDSPD = 2.2V to 3.6V
- Nominal and dynamic on-die termination (ODT) for data, strobe, and mask signals
- Low-power auto self refresh (LPASR)
- Data bus inversion (DBI) for data bus
- On-die VREFDQ generation and calibration
- Single-rank
- On-board I2 serial presence-detect (SPD) EEPROM
- 8 internal banks; 2 groups of 4 banks each
- Fixed burst chop (BC) of 4 and burst length (BL) of 8 via the mode register set (MRS)
- Selectable BC4 or BL8 on-the-fly (OTF)
- Fly-by topology
- Terminated control command and address bus
- PCB: Height 1.23" (31.25mm)
- RoHS Compliant and Halogen-Free

SPECIFICATIONS

CL(IDD)	19 cycles
Row Cycle Time (tRCmin)	45.75ns(min.)
Refresh to Active/Refresh Command Time (tRFCmin)	350ns(min.)
Row Active Time (tRASmin)	32ns(min.)
UL Rating	94 V - 0
Operating Temperature	0° C to +85° C
Storage Temperature	-55° C to +100° C